

MICE-IIS

- 提供完整微处理器系列开发系统，如INTEL, MOTOROLA, ZILOG
- 只要更换控制仿真模块，即可仿真其他目标微处理器
- 主从式双CPU仿真设计，执行实时仿真目标微处理器
- 提供256K字节程序仿真存储器；并可命令设定其软件映射功能
- 正反向逻辑状态实时追踪功能，可记录2K周期之各总线及外部信号
- 提供硬件断点设定能力，具有总线断点4个，执行断点4个，外部断点2个；并可设定断点之间的AND/OR/THEN的逻辑组合
- 具有单指令或单机器周期执行功能
- 具有行汇编及反汇编功能
- 具有I/O读写功能，可设定读写次数及时间间隔
- 支持汇编软件：2500AD X'ASM；万用符号调试软件：USD-III
- 支持高级语言C编译软件：MRI C Compiler, 2500AD C Compiler



位	8	8	8	8	8	8	8	8	16	16	16	16
机型	8048	68HC11	8052*	80C152*	Z80A/B/H	6502F	6809/E	8085	8086 MAX/MIN	80186/88	80286	68000/010
目标处理器	8035 8039 8040 8048 8049 8050 8748 8749	68HC11 (A8/A1/A0 E9/E2/E1/E0 D3 type)	8031 8032 8051 8751 8052 8752 8344 80C154 83C154 80C51FA	80C152 83C152JA 80C152JA 80C152JB	Z80A Z80B Z80C Z80H	6500 60C00 60SC00 60SC802	6809 6809E 68A09 68A09E 68B09 68B09E	8085A 8085AH 8085A-1 8085AH-1 8085A-2 8085AH-2	8086/88 MAX 8086/88 MIN 8087	80186 80188	80286 80287	68000 68010
最高速率	11MHz	8.4MHz	16MHz	16MHz	8MHz	4MHz	8MHz	12MHz	10MHz	10MHz	10MHz	10MHz
仿真存储器	4KB	64KB	256KB	256KB	256KB	256KB	256KB	256KB	256KB	256KB	256KB	256KB
映射存储器	—	256KB	NEW MICE-IIS series are 128/1K/8K 字节									
实时追踪存储器	2K*40位	2K*40位	2K*40位	2K*40位	2K*40位	2K*40位	2K*40位	2K*40位	2K*56位	2K*56位	2K*56位	2K*56位
硬件断点	总线断点	4	4	4	4	4	4	4	4	4	4	4
	外部断点	2	2	2	2	2	2	2	2	2	2	2
	执行断点	—	—	—	—	—	—	—	4	4	4	4
万用符号调试软件 (USD-III)	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓

MICETEK 上海祥宝科技有限公司

www.micetek.com

上海

上海市宜山路1618号
B1厂房202室(201103)
电话: (021) 64064782 64064832
传真: (021) 64064836

北京

北京亚运村阳光广场
A2座601室(100101)
电话: (010) 64972448, 64891397
传真: (010) 64961633

深圳

深圳市福田区中银花园新华
阁25E. (518026)
电话: (0755) 82469007
传真: (0755) 82469007